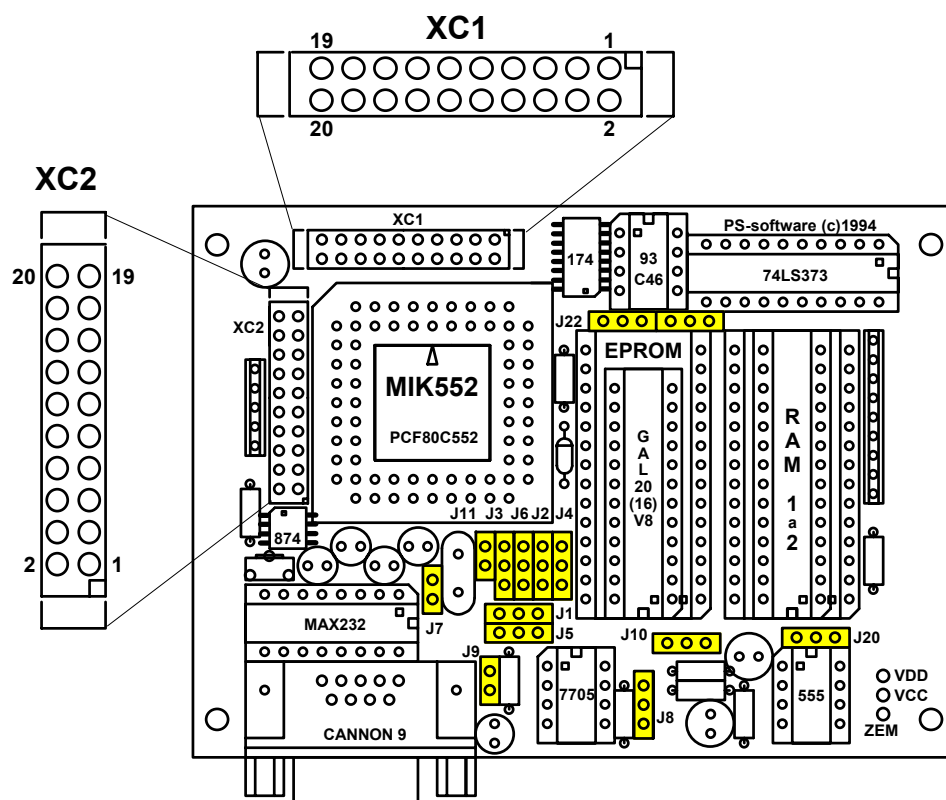


### Konektor XC1

Vývod	Název	Funkce
1	ADC7	Osmý vstup A/D převodníku nebo vstup brány 5 bit 7
2	ADC6	Sedmý vstup A/D převodníku nebo vstup brány 5 bit 6
atd.		
8	ADC0	První vstup A/D převodníku nebo vstup brány 5 bit 0
9	U <sub>DD</sub>	Záložní napájecí napětí 5V - zálohování vnitřní RAM CPU, zdroj referenčního napětí pro A/D převodník není-li MAX874.
10	AVSS	Zem A/D převodníku
11	PWM0	Výstup pulzně šířkové modulace 0
12	PWM1	Výstup pulzně šířkové modulace 1
13	P41	I/O brána 4 bit P4.1 nebo výstup kompar.systému CMSR1
14	P40	I/O brána 4 bit P4.0 nebo výstup kompar.systému CMSR0
15	P43	I/O brána 4 bit P4.3 nebo výstup kompar.systému CMSR3
16	P42	I/O brána 4 bit P4.2 nebo výstup kompar.systému CMSR2
17	P45	I/O brána 4 bit P4.5 nebo výstup kompar.systému CMSR5
18	P44	I/O brána 4 bit P4.4 nebo výstup kompar.systému CMSR4
19 a 20	GND	Uzemnění

### Konektor XC2

Vývod	Název	Funkce
1	INT1	I/O brána 3 bit P3.3 nebo vstup vnějšího přerušení INT1
2	T1	I/O brána 3 bit P3.5 nebo vstup čítače/časovače 1
3	INT0	I/O brána 3 bit P3.2 nebo vstup vnějšího přerušení INT0
4	T0	I/O brána 3 bit P3.4 nebo vstup čítače/časovače 0
5	SDA	I/O brána 1 bit P1.7 nebo datový vodič sběrnice I <sup>2</sup> C
6	SCL	I/O brána 1 bit P1.6 nebo hodinový vodič sběrnice I <sup>2</sup> C
7	RT2	I/O brána 1 bit P1.5 nebo vstup čítače/časovače 2
8	T2	I/O brána 1 bit P1.4 nebo vstup čítače/časovače 2
9	CT3I	I/O brána 1 bit P1.3 nebo vstup záchytného systému 3
10	CT2I	I/O brána 1 bit P1.2 nebo vstup záchytného systému 2
11	CT1I	I/O brána 1 bit P1.1 nebo vstup záchytného systému 1
12	CT0I	I/O brána 1 bit P1.0 nebo vstup záchytného systému 0
13	OUT1	bit D3 výstupu 74174 s adresou C000H ÷ FFFFH ext. RAM. Použití výstupu je možné <b>pouze</b> v řídícím verzi MIK552 (GAL16V8) <b>za předpokladu</b> , že bude log.0 na bitech D0 až D2, D4 a D5 (tj. X X 0 0 OUT1 0 0 0)
14	P47	I/O brána 4 bit P4.7 nebo výstup kompar.systému CMT1
15	P46	I/O brána 4 bit P4.6 nebo výstup kompar.systému CMT0
16	RESET	Vstup/výstup umožňující vynulovat systém MIK552 úrovní log.1 nebo přenášet nulovací signál do řízeného systému.
17	U <sub>CC</sub>	Napájecí napětí 5V
18	U <sub>DD</sub>	Záložní napájecí napětí 5V - zálohování vnitřní RAM CPU, zdroj referenčního napětí pro A/D převodník, není-li použit MAX874.
19 a 20	GND	Uzemnění



Obr.1 Umístění konektorů na  $\mu P$  systému