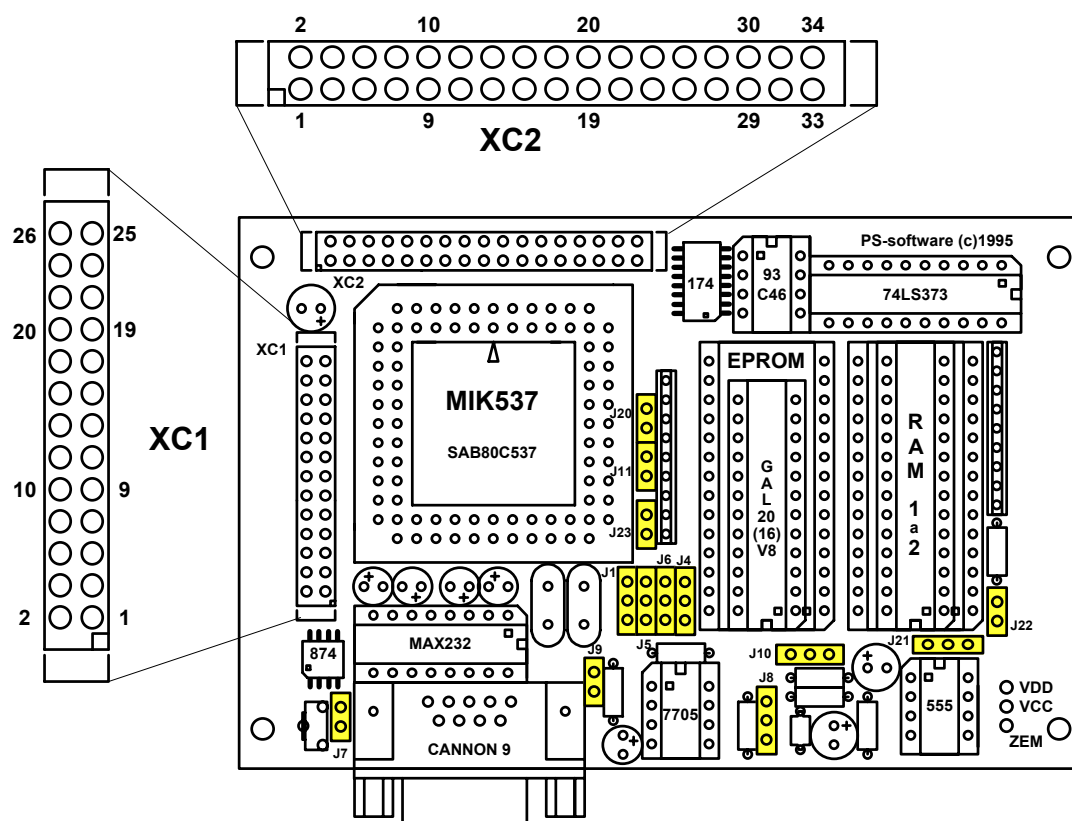


### Konektor XC1

Vývod	Název	Funkce
1	P10	I/O brána 1 bit P1.0, $\overline{\text{INT3}}$ nebo CC0 I/O záchyt./kompar.systém
2	P11	I/O brána 1 bit P1.1, $\overline{\text{INT4}}$ nebo CC1 I/O záchyt./kompar.systém
3	P12	I/O brána 1 bit P1.2, $\overline{\text{INT5}}$ nebo CC2 I/O záchyt./kompar.systém
4	P13	I/O brána 1 bit P1.3, $\overline{\text{INT6}}$ nebo CC3 I/O záchyt./kompar.systém
5	P14	I/O brána 1 bit P1.4, INT2 nebo CC4 I/O záchyt./kompar.systém
6	P15	I/O brána 1 bit P1.5 nebo T2EX vstup naplnění čítače T2
7	P16	I/O brána 1 bit P1.6 nebo výstup systémových hodin CLKOUT
8	P17	I/O brána 1 bit P1.7 nebo vstup čítače T2
9	P56	I/O brána 5 bit P5.6 nebo CCM6 kon. komparační systém 6
10	P57	I/O brána 5 bit P5.7 nebo CCM7 kon. komparační systém 7
11	T1	I/O brána 3 bit P3.5 nebo vstup čítače/časovače 1
12	$\overline{\text{INT1}}$	I/O brána 3 bit P3.3 nebo vstup vnějšího přerušení $\overline{\text{INT1}}$
13	T0	I/O brána 3 bit P3.4 nebo vstup čítače/časovače 0
14	$\overline{\text{INT0}}$	I/O brána 3 bit P3.2 nebo vstup vnějšího přerušení $\overline{\text{INT0}}$
15	ADC0	První vstup A/D převodníku nebo vstup brány 7 bit 0
16	ADC1	Druhý vstup A/D převodníku nebo vstup brány 7 bit 1
atd.		
22	ADC7	Osmý vstup A/D převodníku nebo vstup brány 7 bit 7
23	$U_{DD}$	Záložní napájecí napětí 5V - zálohování vnitřní RAM CPU, zdroj referenčního napětí pro A/D převodník není-li MAX874.
24	AVSS	Zem A/D převodníku
25 a 26	GND	Uzemnění

### Konektor XC2

Vývod	Název	Funkce
1	P47	I/O brána 4 bit P4.7 nebo výstup CM0 kompar. kanálu 0
atd.		
8	P40	I/O brána 4 bit P4.0 nebo výstup CM7 kompar. kanálu 7
9	$U_{CC}$	Napájecí napětí 5V
10	$U_{DD}$	Záložní napájecí napětí 5V - zálohování vnitřní RAM CPU, zdroj referenčního napětí pro A/D převodník, není-li použit MAX874.
11	RO	Výstup nulovacího signálu procesoru
12	RESET	Vstup nulování procesoru
13 a 14	GND	Uzemnění
15	AVSS	Zem A/D převodníku
16	$U_{DD}$	Záložní napájecí napětí 5V - zálohování vnitřní RAM CPU, zdroj referenčního napětí pro A/D převodník není-li MAX874.
17	ADC11	Dvanáctý vstup A/D převodníku nebo vstup brány 8 bit 3
atd.		
20	ADC8	Devátý vstup A/D převodníku nebo vstup brány 8 bit 0
21	P67	I/O brána 6 bit P6.7
atd.		
26	P31	I/O brána 3 bit P3.1 nebo výstup <b>TxD0 prvního sériového kanálu</b>
27	P30	I/O brána 3 bit P3.0 nebo vstup <b>RxD0 prvního sériového kanálu</b>
28	P60	I/O brána 6 bit P6.0 nebo vstup $\overline{\text{ADST}}$ start A/D převodníku
29	P50	I/O brána 5 bit P5.0 nebo CCM0 kon. komparační systém 0
atd.		
34	P55	I/O brána 5 bit P5.5 nebo CCM5 kon. komparační systém 5



Umístění konektorů na  $\mu P$  systému MIK537V3