Ulrich Dietmeier

VZORCE PRO ELEKTRONIKU

1. české vydání





Dietmeier, Ulrich:

Formelsammlung für die elektronische Schaltungstechnik: mit 26 Tabellen/ von Ulrich Dietmeier. - 9., korrigierte Auflage - München; Wien:

Oldenbourg, 1997

(Elektronik in der Praxis) ISBN 3-486-24064-1

NE: HST

© 1997 R. Oldenbourg Verlag

Rosenheimer Straße 145, D-81671 München

Lektorat: Elmar Krammer Herstellung: Rainer Hartl

Umschlagkonzepcion: Mendell & Oberer, München

Das Werk einschließlich aller Abbildungen ist urheberrechtlich geschützt. Jede Verwertung außerhalb der Grenzen des Urheberrechtsgesetzes ist ohne Zustimmung des Verlages unzulässig und strafbar. Das gilt insbesondere für Vervielfältigungen, Übersetzungen, Mikroverfilmungen und die Einspeicherung und Bearbeitung in elektronischen Systemen.

Ulrich Dietmeier

Vzorce pro elektroniku

Bez předchozího písemného svolení nakladatelství nesmí být kterákoli část kopírována nebo rozmnožována jakoukoli formou (tisk, fotokopie, mikrofilm nebo jiný postup), zadána do informačního systému nebo přenášena v jiné formě či jinými prostředky. Všechna informace v této knize byly zpracovány s největší pečlivostí a za použití účinné kontroly reprodukovány. Přesto nemohou autor, překladatelé a nakladatelství převzít záruku za správnost tištěných materiálů. Za sdělení případných chyb budou autor a nakladatelství kdykoli vděčni. Předkládané informace jsou zveřejněny bez ohledu na případné patenty třetích osob. Nároky na odškodnění na základě změn, chyb nebo vynechání jsou zásadně vyloučeny.

Veškerá práva vyhrazena.

© Nakladatelství BEN - technická literatura, Praha 1999 Translation © Ing. František Semenec, Praha 1999 Odborná recenze terminologie českého vydání Ing. Jiří Hozman

Ulrich Dietmeier: Vzorce pro elektroniku BEN - technická literatura, Praha 1999

české vydání

ISBN 80-86056-53-8 (BEN - technická literatura)
Orig.: ISBN 3-486-24064-1 (R. Oldenbourg Verlag)

OBSAH

	Předmluva k německým vydání Předmluva k 1. českému vydání	
1.	UŽITEČNÁ POČETNÍ PRAVIDLA	16
2.	SYSTÉM ORIENTAČNÍCH ŠIPEK	16
2.1	Šipka pro označení směru proudu	. 16
2.2	Šipka pro označení orientace napětí	
2.3	Zem - nulový potenciál	
2.4	Zdroj - spotřebič	
3.	PERIODICKÁ NAPĚTÍ A PROUDY	18
3.1	Sinusové střídavé napětí	. 18
3.2	Efektivní hodnoty fázových úseků	
	sinusových střídavých veličin	. 19
3.2.1	Fázový úsek počátku	
	půlvlnného sinusového průběhu	
3.2.2	Fázový úsek konce půlvlnného sinusového průběhu	
3.2.3	Şektor	
3.2.4	Řídicí charakteristiky ovladačů střídavého proudu	. 20
3.3	Efektivní hodnoty periodických	
	dávek sinusových kmitů	
3.4	Dvoucestné usměrnění	
3.5	Jednocestné usměrnění	
3.6	Trojúhelníkové kmity	. 22
3.7	Pilové kmity	. 23
3.8	Obdélníková střídavá napětí, pulzy	. 23
3.9	Činitel výkyvu, činitel tvaru, zvlnění	. 24
3.10	Aritmetická střední hodnota (usměrněná hodnota)	
	sinusových střídavých napětí	. 24
3.11	Označení časových úseků impulzu	. 24

4.	ZÁKLADNÍ ZÁKONY ELEKTRONIKY	26
4.1.1	Ohmův zákon	26
4.1.2	Odpor drátu	
4.1.3	Proudová hustota	26
4.1	Odpor a jeho zapojení	26
4.1.4	Změna odporu při zahřátí	
4.1.5	Sériové spojení odporů	
4.1.6	Dělič napětí	28
4.1.7	Paralelní spojení odporů	
4.1.8	Kirchhoffovy zákony	
4.1.9	Elektrický výkon, elektrická práce	29
4.1.10	Účinnost	
4.1.11	Zatížený zdroj napětí, přizpůsobení	30
4.2	Elektrické pole	
4.2.1	Kapacita deskového kondenzátoru	31
4.2.2	Náboj kondenzátoru	31
4.2.3	Sériové spojení kondenzátorů	32
4.2.4	Paralelní spojení kondenzátorů	32
4.2.5	Energie nabitého kondenzátoru	32
4.3	Magnetické pole	33
4.3.1	Indukční zákon	33
4.3.2	Indukčnost cívek	
4.3.3	Indukčnost konstrukčních prvků	
4.3.4	Indukované napětí	
4.3.5	Sériové spojení cívek	
4.3.6	Paralelní spojení cívek	
4.3.7	Vzájemná indukčnost	
4.3.8	Sériové spojení magneticky vázaných cívek	
4.3.9	Energie cívky protékané proudem	
4.3.10	Transformátor, translátor	
4.3.11	Autotransformátor	
4.4	Jalový odpor	
4.4.1	Kapacitní fázový odpor	
4.4.2	Induktivní jalový odpor	
4.5	Analogový, pasivní obvod	
4.5.1	R a C při střídavém napětí	
4.5.2	R a L při střídavém napětí	
4.5.3	R, L a C při střídavém napětí	
4.5.4	Zobrazení v komplexní rovině	
4.5.5	Rezonanční obvod, podmínky rezonance	44

4.5.6	Sériový rezonanční obvod	45
4.5.7	Paralelní rezonanční obvod	46
4.5.8	Ladění rezonančního obvodu	47
4.5.9	Zúžení pásma přeladitelnosti	
	sériovým kondenzátorem	47
4.5.10	Zúžení pásma přeladitelnosti	
	paralelním kondenzátorem	47
4.5.11	Pásmový filtr	48
4.5.12	Kaskádně řazená dolní propust	49
4.5.14	Dvojitý filtr T	
4.5.15	Poloviční Wienův můstek	50
4.5.16	Wienův-Robinsonův můstek	51
4.5.17	Zvukový korektor ("Kuhschwanz")	51
4.5.18	Můstek posouvající fázi	52
4.5.19	Dolní propust RC	53
4.5.20	Horní propust RC	53
4.5.21	Sériové zapojení n-filtrů (poločlánků)	
	se stejným mezním kmitočtem	54
4.5.22	Dolní propust LC	54
4.5.23	Horní propust LC	55
4.5.24	Pásmová propust LC	56
4.5.25	Pásmová zádrž LC	57
4.5.26	Přizpůsobovací člen	58
4.5.27	Útlumový článek	59
4.5.28	Útlum a zesílení	60
4.5.29	Úroveň	61
4.5.30	Skinefekt	62
4.5.31	Šum	63
4.5.32	Šum zesilovače	63
4.5.33	Odstup cizích napětí	64
4.5.34	Činitel harmonického zkreslení periodických průběhů	64
4.5.35	Vlnový odpor	65
4.5.36	Superpozice a zázněj	66
4.5.37	Amplitudová modulace AM	66
4.5.38	Kmitočtová modulace FM	67
4.6	Silnoproudá zapojení	67
4.6.1	Trojfázový proud	
4.6.2	Výkon střídavého a trojfázového proudu	
4.6.3	Výkonové ztráty	
4.6.4	Synchronní otáčky elektromotorů	
4.6.5	Komprese L	

5.	POLOVODIČE A ELEKTRONKY	71
5.1	Dioda a její zapojení	71
5.2	Usměrňovač	72
5.2.1	Jednocestný usměrňovač	
5.2.2	Dvojcestný usměrňovač se středním vývodem	
	sekundárního vinutí transformátoru	73
5.2.3	Můstkový usměrňovač	73
5.2.4	Usměrňovač pro dvě symetrická	
	výstupní napětí	74
5.2.5	Násobič (kaskádní, podle Villarda)	75
5.3	Nestabilizovaná síťová část	75
5.3.1	Transformátor	75
5.3.2	Průměr drátu	76
5.3.3	Prostor pro vinutí	
5.3.4	Filtrace členem RC	
5.3.5	Filtrace členem LC	77
5.4	Zenerova dioda pro stabilizaci	78
5.4.1	Stabilizace napětí se Zenerovou diodou	79
5.4.2	Činitel fitrace	79
5.4.3	Činitel vyhlazení	80
5.5	Kapacitní dioda	
5.6	Bipolární tranzistor	
5.6.1	Tranzistor - čtyřpól (zapojení se společným emitorem)	
5.6.2	Charakteristika (zapojení se společným emitorem)	81
5.6.3	Tranzistor - čtyřpólové parametry	82
5.7	Analogové, aktivní zapojení	
	s bipolárním tranzistorem	84
5.7.1	Nastavení pracovního bodu	
	proudovou zpětnou vazbou	84
5.7.2	Nastavení pracovního bodu	
	napěťovou zpětnou vazbou	85
5.7.3	Tranzistor jako zesilovač	
	(zapojení se společným emitorem)	86
5.7.4	Zapojení se společným emitorem	
	s proudovou zpětnou vazbou	88
5.7.5	Zapojení se společným emitorem	
	s napěťovou zpětnou vazbou	
5.7.6	Zapojení se společným kolektorem	
5.7.7	Zapojení se společnou bází	91
5.7.8	Zapojení "Boostrap"	91

5.7.9	Darlingtonovo zapojení	. 93
5.7.10	Optočlen	
5.8	Tranzistor řízený elektrickým polem	. 96
5.8.1	Symbol, vstupní charakteristika a napětí	. 96
5.8.2	Charakteristiky FET - kanál JFET	
5.9	Analogové, aktivní zapojení	
	s tranzistorem řízeným polem	. 98
5.9.1	Automatické předpětí řídicí elektrody	. 98
5.9.2	Předpětí řídicí elektrody z děliče napětí	. 99
5.9.3	Zapojení se společným emitorem	
5.9.4	Zapojení se společným emitorem se zpětnou vazbou	
5.9.5	Zapojení se společným kolektorem	
5.9.6	Zapojení se společnou řídicí elektrodou	101
5.10	Operační zesilovač	
5.10.1	Schematický znak (obvyklý)	
5.10.2	Základní zapojení a charakteristika	
5.10.3	Napěťové zesílení naprázdno	
5.10.4	Napěťové zesílení souhlasného signálu	
5.10.5	Nastavení pracovního bodu	104
5.11	Analogové, aktivní zapojení	
	s operačním zesilovačem	
5.11.1	s operačním zesilovačem Komparátor	105
5.11.2	s operačním zesilovačem	105 106
5.11.2 5.11.3	s operačním zesilovačem	105 106 106
5.11.2 5.11.3 5.11.4	s operačním zesilovačem	105 106 106 107
5.11.2 5.11.3 5.11.4 5.11.5	s operačním zesilovačem Komparátor Invertující zesilovač Invertor Neinvertující zesilovač (zdroj konstantního proudu) Sledovač	105 106 106 107 107
5.11.2 5.11.3 5.11.4 5.11.5 5.11.6	s operačním zesilovačem Komparátor Invertující zesilovač Invertor Neinvertující zesilovač (zdroj konstantního proudu) Sledovač Součtové zapojení	105 106 106 107 107 107
5.11.2 5.11.3 5.11.4 5.11.5 5.11.6 5.11.7	s operačním zesilovačem Komparátor Invertující zesilovač Invertor Neinvertující zesilovač (zdroj konstantního proudu) Sledovač Součtové zapojení Součtový a rozdílový zesilovač	105 106 106 107 107 107 108
5.11.2 5.11.3 5.11.4 5.11.5 5.11.6 5.11.7 5.12	s operačním zesilovačem Komparátor Invertující zesilovač Invertor Neinvertující zesilovač (zdroj konstantního proudu) Sledovač Součtové zapojení Součtový a rozdílový zesilovač Tranzistor UJT	105 106 106 107 107 107 108 108
5.11.2 5.11.3 5.11.4 5.11.5 5.11.6 5.11.7 5.12 5.12.1	s operačním zesilovačem Komparátor Invertující zesilovač Invertor Neinvertující zesilovač (zdroj konstantního proudu) Sledovač Součtové zapojení Součtový a rozdílový zesilovač Tranzistor UJT Generátor pily s tranzistorem UJT	105 106 106 107 107 107 108 108 109
5.11.2 5.11.3 5.11.4 5.11.5 5.11.6 5.11.7 5.12 5.12.1 5.13	s operačním zesilovačem Komparátor Invertující zesilovač Invertor Neinvertující zesilovač (zdroj konstantního proudu) Sledovač Součtové zapojení Součtový a rozdílový zesilovač Tranzistor UJT Generátor pily s tranzistorem UJT Tyristor a triak	105 106 107 107 107 108 108 109
5.11.2 5.11.3 5.11.4 5.11.5 5.11.6 5.11.7 5.12 5.12.1 5.13 5.13.1	s operačním zesilovačem Komparátor Invertující zesilovač Invertor Neinvertující zesilovač (zdroj konstantního proudu) Sledovač Součtové zapojení Součtový a rozdílový zesilovač Tranzistor UJT Generátor pily s tranzistorem UJT Tyristor a triak Spínací metoda a spínací zapojení	105 106 107 107 107 108 108 109 110
5.11.2 5.11.3 5.11.4 5.11.5 5.11.6 5.11.7 5.12 5.12.1 5.13 5.13.1 5.13.2	s operačním zesilovačem Komparátor Invertující zesilovač Invertor Neinvertující zesilovač (zdroj konstantního proudu) Sledovač Součtové zapojení Součtový a rozdílový zesilovač Tranzistor UJT Generátor pily s tranzistorem UJT Tyristor a triak Spínací metoda a spínací zapojení Použití tyristoru a triaku	105 106 106 107 107 107 108 108 109 110 112
5.11.2 5.11.3 5.11.4 5.11.5 5.11.6 5.11.7 5.12 5.12.1 5.13 5.13.1 5.13.2 5.13.3	s operačním zesilovačem Komparátor Invertující zesilovač Invertor Neinvertující zesilovač (zdroj konstantního proudu) Sledovač Součtové zapojení Součtový a rozdílový zesilovač Tranzistor UJT Generátor pily s tranzistorem UJT Tyristor a triak Spínací metoda a spínací zapojení Použití tyristoru a triaku Fázové řízení	105 106 107 107 107 108 108 109 110 112 113 114
5.11.2 5.11.3 5.11.4 5.11.5 5.11.6 5.11.7 5.12 5.12.1 5.13 5.13.1 5.13.2 5.13.3 5.13.4	s operačním zesilovačem Komparátor Invertující zesilovač Invertor Neinvertující zesilovač (zdroj konstantního proudu) Sledovač Součtové zapojení Součtový a rozdílový zesilovač Tranzistor UJT Generátor pily s tranzistorem UJT Tyristor a triak Spínací metoda a spínací zapojení Použití tyristoru a triaku Fázové řízení Spínání v nule	105 106 107 107 107 108 109 110 112 113 114 116
5.11.2 5.11.3 5.11.4 5.11.5 5.11.6 5.11.7 5.12 5.12.1 5.13 5.13.1 5.13.2 5.13.3 5.13.4 5.13.5	s operačním zesilovačem Komparátor Invertující zesilovač Invertor Neinvertující zesilovač (zdroj konstantního proudu) Sledovač Součtové zapojení Součtový a rozdílový zesilovač Tranzistor UJT Generátor pily s tranzistorem UJT Tyristor a triak Spínací metoda a spínací zapojení Použití tyristoru a triaku Fázové řízení Spínání v nule Ochranné zapojení	105 106 107 107 107 108 109 110 112 113 114 116 117
5.11.2 5.11.3 5.11.4 5.11.5 5.11.6 5.11.7 5.12 5.12.1 5.13 5.13.1 5.13.2 5.13.3 5.13.4 5.13.5 5.14	s operačním zesilovačem Komparátor Invertující zesilovač Invertor Neinvertující zesilovač (zdroj konstantního proudu) Sledovač Součtové zapojení Součtový a rozdílový zesilovač Tranzistor UJT Generátor pily s tranzistorem UJT Tyristor a triak Spínací metoda a spínací zapojení Použití tyristoru a triaku Fázové řízení Spínání v nule Ochranné zapojení Elektronka	105 106 107 107 107 108 108 110 112 113 114 116 117 118
5.11.2 5.11.3 5.11.4 5.11.5 5.11.6 5.11.7 5.12 5.12.1 5.13 5.13.1 5.13.2 5.13.3 5.13.4 5.13.5 5.14	s operačním zesilovačem Komparátor Invertující zesilovač Invertor Neinvertující zesilovač (zdroj konstantního proudu) Sledovač Součtové zapojení Součtový a rozdílový zesilovač Tranzistor UJT Generátor pily s tranzistorem UJT Tyristor a triak Spínací metoda a spínací zapojení Použití tyristoru a triaku Fázové řízení Spínání v nule Ochranné zapojení Elektronka Trioda	105 106 107 107 107 108 108 110 112 113 114 116 117 118
5.11.2 5.11.3 5.11.4 5.11.5 5.11.6 5.11.7 5.12 5.12.1 5.13 5.13.1 5.13.2 5.13.3 5.13.4 5.13.5 5.14	s operačním zesilovačem Komparátor Invertující zesilovač Invertor Neinvertující zesilovač (zdroj konstantního proudu) Sledovač Součtové zapojení Součtový a rozdílový zesilovač Tranzistor UJT Generátor pily s tranzistorem UJT Tyristor a triak Spínací metoda a spínací zapojení Použití tyristoru a triaku Fázové řízení Spínání v nule Ochranné zapojení Elektronka	105 106 107 107 107 108 109 112 113 114 116 117 118 118

5.14.4	Pentoda jako zesilovač120	
5.15	Kondenzátor pro nízkofrekvenční zesilovač 120	
5.15.1	Vazební a emitorový kondenzátor	
	(bipolární tranzistor) 120	
5.15.2	Vazební a emitorový příp. katodový kondenzátor	
	(FET příp. elektronka)	
6.	ZAPOJENÍ 122	
6.1	Analogová technika 122	
6.1.1	Zapojení pro stabilizaci napětí a proudu	
6.1.2	Diferenciální zesilovač	
6.1.3	Zesilovač velkých signálů	
6.1.4	Jednočinný koncový stupeň	
	s transformátorem ve třídě A 127	
6.1.5	Dvojčinný stupeň s transformátorem ve třídě B (AB) 128	
6.1.6	Impedance reproduktoru 129	
6.1.7	Reproduktorová výhybka129	
6.1.8	Sdělovací transformátor 130	
6.1.9	Koncový stupeň ve třídě B (AB) bez transformátoru 131	
6.1.10	Celkové výkonové zesílení	
6.1.11	Odvádění tepla u polovodičů 133	
6.1.12	Zapojení oscilátoru, obecné podmínky 134	
6.1.13	Zapojení LC 135	
6.1.14	Zapojení RC	
6.1.15	Zpětná vazba 136	
6.2	Impulzová technika 138	
6.2.1	Integrační člen RC	
6.2.2	Integrační člen RL 139	
6.2.3	Derivační člen RC 140	
6.2.4	Derivační člen RL	
6.2.5	Tvary výstupního impulzu s $\tau = f(t_i)$	
6.2.6	Integrace s operačním zesilovačem	
6.2.7	Derivace s operačním zesilovačem	
6.2.8	Dioda jako spínač	
6.2.9	Tranzistor jako spínač	
6.2.10	Astabilní multivibrátor	
6.2.11	Speciální astabilní multivibrátor	
6.2.12	Monostabilní multivibrátor	
6.2.13	Schmittův klopný obvod	
6.2.14	Impulzová zatížitelnost polovodičů	

7.	MĚŘICÍ TECHNIKA	154
7.1	Chyba měření	154
7.2	Chyba při výpočtu	155
7.2.1	Systematická chyba	
7.2.2	Náhodná chyba	
7.3	Měřidlo	156
7.3.1	Třída přesnosti a přípustná chyba přístroje	157
7.3.2	Odečítání na stupnici	
	u víceúčelového měřicího přístroje	157
7.4	Rozšíření měřicího rozsahu	157
7.4.1	Voltmetr	
7.4.2	Ampérmetr	158
7.5	Měření odporu	158
7.5.1	Měření s proudovou chybou	
7.5.2	Měření s napěťovou chybou	
7.5.3	Měřicí můstek	
7.6	Měření kapacity měřením napětí a proudu	
7.7	Měření indukčnosti měřením napětí a proudu	161
7.8	Měření s osciloskopem	161
7.8.1	Měření napětí	
7.8.2	Měření času	
7.8.3	Měření fáze pomocí Lissajousových obrazců	162
8.	REGULAČNÍ TECHNIKA	163
8.1	Základní pojmy	163
8.1.1	Blokové schéma regulace	
8.1.2	Schéma toku signálu	
8.1.3	Dynamické chování přenosových členů,	
	regulátorů soustavy	165
8.1.4	Kmitočtové chování přenosových členů,	
	soustav, regulátorů	166
8.2	Elementární regulační členy	167
8.2.1	Člen P	
8.2.2	Člen I	
8.2.3	Člen D	
8.2.4	Zpožďovací člen 1. řádu	
8.2.5	Člen s dopravním zpožděním	
8.2.6	Regulační zesilovač s porovnávačem	
8.3	Sestavené regulační členy	171

8.3.1 8.3.2 8.3.3 8.3.4 8.3.5 8.3.6 8.4	Člen P - T ₁ Člen D - T ₁ Člen PI Člen PD Člen PD - T ₁ Člen PID - T ₁ Dynamické charakteristické veličiny regulované soustavy	173 174 175 176 177
9.	DIGITÁLNÍ TECHNIKA	. 180
9.1	Číselné soustavy	
9.1.1	Převod mezi číselnými soustavami	
9.1.2	Struktura čísla	
9.1.3	Počet prvků	
9.1.4	Logický obsah	
9.1.5	Redundance	
9.1.6	Početní pravidla pro dvojková čísla	
9.2 9.2.1	Booleova algebra	
9.2.1	Spojovací znaky podle DIN 66000 Porovnání logických symbolů	
9.2.2	Úrovně TTL a CMOS, jejich kompatibilita	
9.2.4	Zákony a početní pravidla	
9.2.5	Realizace logických vazeb pomocí	10-
0.2.0	dvouvstupových obvodů NAND a NOR	185
9.2.6	Optimální tvar logických funkcí (diagram KV)	
9.3	Klopný obvod (Flip-Flop)	
9.3.1	Klopný obvod RS	
9.3.2	Klopný obvod D	
9.3.3	Jednoduchý klopný obvod JK	
9.3.4	Jednoduchý klopný obvod MS-JK	
9.3.5	Klopný obvod T	
9.4	Komparátor	
9.5	Sčítačka	
9.5.1	Polosčítačka	
9.5.2	Úplná sčítačka	
9.6	Přenos dat	
9.6.1	Multiplexer	
9.6.2	Demultiplexer	191

9.7	Převody kódů	192
9.7.1	BCD ↔ desítkový	
9.7.2	Desítkový → sedmisegmentový	192
9.7.3	BCD → sedmisegmentový	
9.8	Čítač - dělič	193
9.8.1	Asynchronní čítač - dělič (čítač modulo x)	194
9.8.2	Přepínač směru čítání: vpřed - vzad	
9.8.3	Synchronní čítač	195
9.9	Posuvný registr	196
9.9.1	Druhy provozu	
9.9.2	Zapojení	
10.	MATEMATICKÝ DODATEK	197
10.1	Matematické značky DIN 1302	197
10.1.2	Desítkové násobky a díly jednotek	
10.1.3	Řecká abeceda	
10.1.4	Zaokrouhlování čísel DIN 1333	
10.1.5	Interpolace	198
10.1.6	Přibližné vzorce pro malé hodnoty argumentů	198
10.1.7	Návrh logaritmických stupnic	199
10.2	Aritmetika a algebra	199
10.2.1	Znaménková pravidla	199
10.2.2	Zlomky	199
10.2.3	Závorky	
10.2.4	Poměrové rovnice (Úměry)	199
10.2.5	Dvojčleny, polynomy	
10.2.6	Průměrná hodnota	
10.2.7	Mocniny s celočíselnými exponenty	
10.2.8	Mocniny se zlomky v exponentu, odmocniny	201
10.2.9	Mocniny s desítkovými zlomky	
	v exponentu, logaritmy	
10.2.10	Řešení exponenciálních rovnic	
10.2.11	Aritmetická posloupnost	
10.2.12	Konečná aritmetická řada	
10.2.13	Aritmetické řady vyšších řádů	
10.2.14	Geometrická posloupnost	
10.2.15	Konečná geometrická řada	
10.2.16	Geometrická řada	203

10.3	Kvadratická rovnice	203
10.3.1	Obecný tvar	203
10.3.2	Normovaný tvar	203
10.4	Funkce	204
10.4.1	Používané funkce	204
10.4.2	Logaritmické funkce	206
10.4.3	Exponenciální funkce	206
10.4.4	Trigonometrické funkce	206
10.4.5	Znaménka trigonometrických funkcí	
	ve 4 kvadrantech	
10.4.6	Vztahy mezi trigonometrickými funkcemi	
10.4.7	Trigonometrické funkce složených úhlů	
10.4.8	Trigonometrické funkce v Gaussově rovině	
10.4.9	Oblouková míra	
10.4.10	Cyklometrické funkce	
10.5	Diferenciální počet	
10.5.1	Podíl diferencí	
10.5.2	Podíl diferenciálů - derivace	
10.5.3	Vzorce pro derivování	
10.5.4	Derivace	
10.5.5	Diskuse křivek	
10.5.6	Výpočet chyb	
10.5.7	Grafické derivování	
10.6	Integrální počet	
10.6.1	Pravidla pro integrování	
10.6.2	Vzorce pro integrování (neurčité integrály)	
10.6.3	Výpočet	
10.6.4	Věta o střední hodnotě	
10.6.5	Rotační těleso a povrch	
10.6.6	Grafická integrace	
10.7	Geometrie	
10.7.1	Geometrie v rovině	
10.7.2	Geometrie v prostoru	219

11.	TABULKY	. 221
11.1	Přepočet fyzikálních jednotek	221
11.2	Nomogramy pro výpočet reaktancí kapacitorů a induktorů	
11.3	Diagram výkonu, napětí a proudu pro odpory	
11.4	Řady E6, E12, E24 jmenovitých hodnot	226
11.5	Jádra transformátorů	227
11.6	Tabulky drátů	228
11.7	Použité znaky ve vzorcích	230
11.7.1	Znaky latinské abecedy	230
11.7.2	Znaky řecké abecedy	
11.7.3	Zvláštní znaky (příklady)	
11.7.4	Indexování (vícenásobné)	
11.7.5	Indexování	233
	LITERATURA	234
	REJSTŘÍK	236
	PŘÍLOHA	250
	Knihy nakladatelství BEN – technická literatura Adresy a spojení na firmu BEN – technická literatura Pár slov o nás	255

Předmluva k 1. německému vydání

Sbírka vzorců má pomoci jak studujícím tak i vývojářům rychle a přehledně matematicky přistoupit k elektrotechnickému problému a jeho řešení. Obsahuje v praxi nejvíce užívané stavební prvky, zapojení a vzorce z oblasti elektrotechniky, sdělovací techniky, informatiky a elektroniky. Zpravidla je uveden pouze jeden tvar určitého vzorce, protože se předpokládá, že i ten, kdo se s problematikou seznamuje, umí po krátké době vzorce bezpečně upravit. Zisk je zřejmý: sbírka vzorců zůstává přehledná, studující je nucen cvičit se v úpravě vzorců.

Ve vzorcích i schématech bylo s ohledem na příslušné normy zvoleno pro věcně shodné veličiny také totéž označení (např. provozní napětí $U_{\rm S}$, ačkoliv jsou obvyklá i označení jiná jako $U_{\rm bat},\,U_{\rm B},\,U_{\rm N},\,U_{\rm DD},\,V_{\rm DD}$ atd.). Bylo na mě naléháno, aby látka byla co nejjednodušší a snadno i prakticky představitelná. Proto byla také zavedena tam, kde to bylo možné, technická a matematická zjednodušení. Vesměs jsou uvedeny jednotky v základním tvaru. Ty ale jak známo, mohou být pro dekadické zvětšení nebo zmenšení opatřeny předponami. V každém odstavci jsou uvedeny legendy pouze v odstavci hlavním. Mé zvláštní poděkování patří panu prof. Dr. Ing. Gottwaldovi za hodnotné podněty.

Rastatt v březnu 1979 a září 1980.

Ulrich Dietmeier

Předmluva k 8. a 9. německému vydání

Od prvního vydání v roce 1979 vycházela nová vydání v nezměněné formě. Z okruhu čtenářů přicházely stále podněty zahrnout do sbírky vzorců ještě další stavební prvky a jejich zapojení. V tomto vydání jsou proto nově uvedeny polovodiče k výkonovému řízení a jejich nejdůležitější zapojení a dále řada speciálních stavebních prvků. Digitální technika byla doplněna o podstatná zapojení, regulační technika byla přepracována a zdokonalena praktickými elektronickými zapojeními. Aby byl zachován osvědčený koncept, byla jako dosud vynechána zapojení složitější. Kniha má pomáhat poznávat a porozumět elektronice a jejím typickým zapojením. K tomu jsou nezbytné jasné představy o napěťových a proudových poměrech v proudovém obvodu stejně jako znalosti jejich popisu na základě symbolů a úmluv. Kniha obsahuje převážně zapojení, která lze jednoduše navrhnout, vypočítat a realizovat. To se mně zdálo didakticky účelnější než nabídka směsice co nejvíce zapojení, často však také nákladnějších nebo matematicky případně teoreticky velmi náročných. Kdo chce, nebo musí pracovat nad uvedené, bude tak jako tak používat příslušnou literaturu. Mít úspěšné zážitky, získat potěšení a sebejistotu při zacházení s relativně jednoduše realizovatelnými zapojeními, se mně zdálo účelnější.

Lektoru vydavatelství, panu Ing. M. Johnovi a vydavatelství děkuji za dlouholetou spolupráci při realizaci knihy.

Rastatt Ulrich Dietmeier



Předmluva k 1. českému vydání

Z nějakého německého veletrhu mi Jan Hájek jednou přivezl tuto praktickou knížku. Já jsem zajásal, neboť něco podobného tu myslím u nás dosud na trhu elektrotechnické literaury chybělo. A tak jsme se dali ihned do práce.

Poté, co jsem prošel nahrubo zpracovanou knížku, raději jsem požádal Jiřího Hozmana, aby ji celkově prošel. Ne, že by překlad nebyl dobrý, ale je lépe, aby výsledek vidělo ještě nějaké "třetí" oko. Při své práci dokonce narazil na některé chyby v německém vydání. To bylo také příčinou menšího časového skluzu českého vydání. Myslím, že bylo dobré nic neuspěchat, aby výsledek stál opravdu za to. Dnes vidím, že jsme udělali dobře.

Pro nás jako pro nakladatele je závazný obsah původního díla. Z tohoto důvodu nemůžeme přidávat kapitoly, či jinak zasahovat do náplně knihy, ač by se nám to mnohde líbilo.

Čtenáře bych chtěl upozornit, že jsme v knize z důvodu možné chybovosti úmyslně ponechali, až na pár výjimek, původní (německé) indexy. Jedná se zejména o indexy "ein" (vstupní) a "aus" (výstupní), kterých bylo neúměrné množství nejen v textu, ale i v obrázkách. Proto prosím, abyste na tuto skutečnost brali ohled.

Praha, únor 1999

Libor Kubica

